(19) 日本国特許庁(JP)

(12) 公 開 特 許 公 報(A)

(11)特許出願公開番号

特開2015-114269 (P2015-114269A)

(43) 公開日 平成27年6月22日 (2015.6.22)

(51) Int.Cl.			F I			テーマコード (参考)
G01C	3/06	(2006.01)	GO1C	3/06	110V	$2\mathrm{F}112$
G06T	1/00	(2006.01)	GO1C	3/06	140	5BO57
			GO6T	1/00	3.1.5	

審査請求 未請求 請求項の数 6 OL (全 20 頁)

(21) 出願番号	特願2013-258192 (P2013-258192)
(22) 出願日	平成25年12月13日 (2013.12.13)

(71) 出願人 592032636

学校法人トヨタ学園

愛知県名古屋市天白区久方2丁目12番地

1

(74) 代理人 110000578

名古屋国際特許業務法人

最終頁に続く

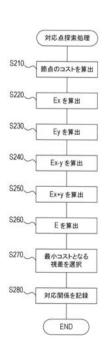
(54) 【発明の名称】対応点探索方法および距離測定装置

(57)【要約】

【課題】複数の画像間の対応点を探索する対応点探索方法において、より精度よく対応点の探索ができるようにする。

【解決手段】距離検出装置においては、画素コストを、基準画素および比較画素を変更しつつ、基準画素毎に演算する(S210)。そして、基準画素を変更する際において基準画素と比較画素との座標差である視差の変化量に対するコストを表す視差コストを、基準画素毎に演算し、各基準画素に対して、画素コストと視差コストとの和を表す合計コストが最小値となる際の比較画素との組み合わせを演算する(S220~S260)。この際、基準画素および比較画素を複数の方向に沿って順に変更したときにおける合計コストが最小となるときの最小コストを演算し、方向毎に演算された最小コストを互いに加算した値を最小値とする。

【選択図】図3



【特許請求の範囲】

【請求項1】

複数の画像を画像処理する画像処理装置にて実行され、複数の画像間の対応点を探索する対応点探索方法(S130)であって、

前記複数の画像のうちの基準画像中のある画素を表す基準画素における画素情報と、前記基準画像を除く他の画像中の画素を表す比較画素における画素情報と、の差異に基づく画素コストを、前記基準画素および前記比較画素を変更しつつ、前記基準画素毎に演算する画素コスト演算工程(S210)と、

前記基準画素を変更する際において前記基準画素と前記比較画素との座標差である視差の変化量に対するコストを表す視差コストを、前記基準画素毎に演算し、前記各基準画素に対して、前記画素コストと前記視差コストとの和を表す合計コストが最小値となる際の比較画素との組み合わせを演算する最小コスト画素演算工程(S220~S260)と、

前記各基準画素に対応する比較画素を、前記各基準画素に対応する対応点として設定する対応点設定工程(S270)と、

を実施し、

前記最小コスト画素演算工程では、

前記基準画素および前記比較画素を複数の方向に沿って順に変更したときにおける合計コストが最小となるときの最小コストを演算し、方向毎に演算された最小コストを互いに加算した値を前記最小値とすること

を特徴とする対応点探索方法。

【請求項2】

請求項1に記載の対応点探索方法において、

前記最小コスト画素演算工程では、

前記基準画素および前記比較画素を複数の方向に沿って前記比較画像の一方の端部から他方の端部まで順に変更したときにおける最小コストを前記方向毎に演算し、方向毎に演算された最小コストを加算した値を前記最小値とすること

を特徴とする対応点探索方法。

【請求項3】

請求項1または請求項2に記載の対応点探索方法において、

前記最小コスト画素演算工程では、

前記基準画素および前記比較画素を第1方向に沿って順に変更したときにおける最小コストを演算する第1コスト演算工程(S220)と、

前記基準画素および前記比較画素を、前記第1方向とは異なる1または複数の方向を表す第2方向に沿って順に変更したときにおける最小コストを方向毎に演算する第2コスト演算工程(S230~S250)と、

前記各最小コストを加算した値を前記最小値とするコスト加算工程(S260)と、 を実施することを特徴とする対応点探索方法。

【請求項4】

請求項3に記載の対応点探索方法において、

前記最小コスト画素演算工程では、

動的計画法によって各方向の最小コストを演算し、

前記第2コスト演算工程で得られた最小コストを用いて前記第1視差演算工程で演算された最小コストの補正を行うこと

を特徴とする対応点探索方法。

【請求項5】

請求項1~請求項4の何れか1項に記載の対応点探索方法において、

前記最小コスト画素演算工程では、最小コストE(p,u)を下記式を用いて演算すること

を特徴とする対応点探索方法。

10

20

30

【数1】

$$E(p,u) = \min\{(E(p,u-1) - D(p,u-1) + 1), (E(p-1,u) + s(u,u))\} + D(p,u)$$

ただし、E(p,u)は、ピクセル位置p、ピクセル位置p-1との視差uの際の最小コスト、s(u,v)は、ピクセル位置p-1からピクセル位置pになるときに、視差がvからuに変化する際のコスト、D(p,u)は、ピクセル位置p、視差uのときの、基準画像の画素位置と視差との関係によって特定される位置でのコストを表す。

【請求項6】

視差を有する複数の撮像画像を用いて撮像画像中の物標までの距離を測定する距離測定装置(1)であって、

前記複数の撮像画像における各画素間の位置関係を対応付ける画素対応手段(S 1 3 0)と、

前記各画素間の位置関係に基づいて物標までの距離を測定する測定手段(S140)と

を備え、

前記画素対応手段は、請求項1~請求項5の何れか1項に記載の対応点探索方法を用いて前記複数の撮像画像における各画素間の位置関係を対応付けること

を特徴とする距離測定装置。

【発明の詳細な説明】

【技術分野】

[0001]

本発明は、複数の画像間の対応点を探索する対応点探索方法、および対応点探索方法を 利用する距離測定装置に関する。

【背景技術】

[0002]

上記の対応点探索方法として、左右の撮像画像の横1方向にビタビアルゴリズムを適用し、対応点の探索を行うものが知られている(例えば、特許文献1参照)。

【先行技術文献】

【特許文献】

[0003]

【特許文献1】特開2003-08556号公報

【発明の概要】

【発明が解決しようとする課題】

[0004]

しかしながら、上記の対応点探索方法では、横方向にエッジ部(明るさ等の変化点)が無い場合、対応点の探索結果が不安定になるという問題点があった。

そこで、このような問題点を鑑み、複数の画像間の対応点を探索する対応点探索方法において、より精度よく対応点の探索ができるようにすることを本発明の目的とする。

【課題を解決するための手段】

[0 0 0 5]

本発明の対応点探索方法においては、画素コスト演算工程にて、前記複数の画像のうちの基準画像中のある画素を表す基準画素における画素情報と、前記基準画像を除く他の画像中の画素を表す比較画素における画素情報と、の差異に基づく画素コストを、前記基準画素および前記比較画素を変更しつつ、前記基準画素毎に演算する。そして、最小コスト画素演算工程にて、前記基準画素を変更する際において前記基準画素と前記比較画素との座標差である視差の変化量に対するコストを表す視差コストを、前記基準画素毎に演算し、前記各基準画素に対して、前記画素コストと前記視差コストとの和を表す合計コストが最小値となる際の比較画素との組み合わせを演算する。

[0006]

さらに、対応点設定工程にて、前記各基準画素に対応する比較画素を、前記各基準画素

10

20

30

40

に対応する対応点として設定する。ここで、最小コスト画素演算工程では、基準画素および前記比較画素を複数の方向に沿って順に変更したときにおける合計コストが最小となるときの最小コストを演算し、方向毎に演算された最小コストを互いに加算した値を前記最小値とする。

[0007]

このような対応点探索方法によれば、最小コストを演算する際に、1方向だけでなく複数の方向に沿って比較画素を変更させ、この際のコストをそれぞれ求めるので、1方向だけではエッジ部が抽出できない場合であっても、複数方向でエッジ部を探索することができる。したがって、エッジ部を抽出しやすくすることができる。よって、複数の画像間でエッジ部を対応付けやすくすることができ、複数の画像間の対応点を探索する際に、より精度よく対応点の探索を行うことができる。

[0 0 0 8]

なお、本発明は対応点探索方法を利用する距離検出装置として構成してもよく、また、対応点探索方法の各工程を、コンピュータを用いて実現するための距離検出プログラムとしてもよい。

[0009]

また、各請求項の記載は、可能な限りにおいて任意に組み合わせることができる。この際、発明の目的を達成できる範囲内において一部構成を除外してもよい。

【図面の簡単な説明】

[0010]

【 図 1 】 本 発 明 が 適 用 さ れ た 距 離 検 出 装 置 1 の 概 略 構 成 を 示 す ブ ロ ッ ク 図 で あ る 。

【 図 2 】 処 理 部 1 0 (C P U 1 1) が 実 行 す る 距 離 演 算 処 理 を 示 す フ ロ ー チ ャ ー ト で あ る

【図3】距離演算処理のうちの対応点探索処理を示すフローチャートである。

- 【図4】左右方向におけるコスト演算の概略を示す説明図である。
- 【図5】SSIMを説明する模式図である。
- 【図6】上下方向におけるコスト演算の概略を示す説明図である。
- 【 図 7 】 斜 め 方 向 に お け る コ ス ト 演 算 の 概 略 を 示 す 説 明 図 で あ る 。
- 【図8】高速処理の概略の示す説明図である。
- 【図9】種々の演算方法における処理速度を記述した表である。
- 【図10】得られた距離画像の一例である。

【発明を実施するための形態】

[0011]

以下に本発明にかかる実施の形態を図面と共に説明する。

[本実施形態の構成]

本発明が適用された距離検出装置1は、複数の撮像画像の視差を検出することによって 撮像画像中の各点(物標)までの距離を検出する装置である。特に、本実施形態の距離検 出装置1では、動的計画法であるビタビアルゴリズムを複数の方向に適用することで複数 の撮像画像を構成する画素間の対応関係(視差)を高精度に求めることができるよう配慮 されている。

[0012]

詳細には、距離検出装置1は、乗用車等の車両に搭載されており、図1に示すように、処理部10と、2つの撮像部21,22と、車両制御部30とを備えている。なお、撮像部は2つに限られることなく、3以上設けられていてもよい。

[0013]

撮像部 2 1 , 2 2 は、それぞれ車両の進行方向が撮像範囲内となる周知のカメラとして構成されている。撮像部 2 1 , 2 2 は、中心軸が平行かつ水平方向に所定の距離だけ離れて配置されたステレオカメラを構成している。これらの撮像部 2 1 , 2 2 は、予め決まった時間で周期的に同時に撮像を行うよう設定されている。

[0014]

10

20

30

20

30

40

50

処理部10は、CPU11と、ROM、RAM等のメモリ12とを備えた周知のコンピュータとして構成されている。処理部10(CPU11)は、撮像部21,22によって撮像された撮像画像を取得する。そして、メモリ12に格納されたプログラムに基づいて後述する距離演算処理等の各種処理を実行する。

[0015]

車両制御部30は、処理部10による処理結果を利用して車両を制御する処理を行う。例えば、車両制御部30は、撮像部21,22による撮像範囲内の各点(各画素)における距離の情報を処理部10から取得し、この距離の情報に基づいて物標位置および相対速度を認識する。そして、物標が走行に支障を来す虞がある場合、走行軌道を変更する車両制御を行う。

[0016]

「本実施形態の処理]

このように構成された距離検出装置1において、処理部10(CPU11)は、図2以下に示す距離演算処理を実施する。距離演算処理は、撮像画像中の各点までの距離を演算する処理である。距離演算処理は、例えば距離検出装置1の電源が投入されると開始され、その後、一定周期毎に繰り返し実施される。

[0017]

この処理では、まず、撮像部21,22によって撮像された撮像画像を取得する(S110)。続いて、撮像された画像を平行化する(S120)。ここで、画像の平行化とは、撮像画像のレンズによる画像の歪みや姿勢のずれを補正する処理等を示す。

[0018]

続いて、対応点探索処理を実施する(S 1 3 0)。対応点探索処理は、基準画像(例えば撮像部 2 1 による撮像画像)を構成する各画素と比較画像(例えば撮像部 2 2 による撮像画像)を構成する各画素との対応関係、すなわち、同じものが写っている場所を関連付ける処理である。

[0019]

詳細には図3に示すように、まず、節点のコストを算出する(S210)。ここで、節点とは、図4(a)に示すように、基準画像の画素位置を横軸に取り、基準画像の画素位置と比較画像の画素位置との視差を縦軸に取ったマトリクスにおいて、このマトリクスを構成する要素(基準画像の画素位置と視差との関係)の1つ1つを示す。なお、この処理では、基準画像の画素位置毎に、比較画像の視差探索する範囲内にある画素に対するコストを算出する。

[0020]

ここで、ピクセル位置 p ,視差 u p のときの節点のコストを D (p , u p)と表現する。また、コスト D (p , u p)は、下記 S S I M (Structual Similarity)を用いて求める。

[0021]

【数1】

- $SSIM(x, y) = [l(x, y)]^{\alpha} [c(x, y)]^{\beta} [s(x, y)]^{\gamma}$
- $l(x,y) = \frac{2\mu_x\mu_y + C_1}{\mu_x^2 + \mu_y^2 + C_1}$, measure the luminance difference
- $c(x,y) = \frac{2\sigma_x\sigma_y + C_2}{\sigma_x^2 + \sigma_y^2 + C_2}$, measure the contrast difference
- $s(x,y) = \frac{\sigma_{xy} + C_3}{\sigma_x \sigma_y + C_3}$, measure the structure difference

なお、上記数式における各記号の定義については、図 5 に示す。また、上記数式中の 、 、 は、任意の定数である。

[0022]

次に、ビタビアルゴリズムによるコストを求める(S220~S260)。S220の

処理では、コストExを下記の手順を実施することで求める。

「手順1-1]

まず、基準画像の画素については、基準画像の左上の画素から右方向に順に選択し、右 端まで選択し終わると、1段下の左端の画素を選択し、再び右方向に順に選択する処理を 繰り返す。この際、比較画像については、基準画像の選択中の画素と同じ高さ(鉛直方向 の位置)にある比較画像の画素を、左から右に向かう方向(右方向)に左端から右端まで 順次選択する。すなわち、図4(b)に示すように、基準画像および比較画像についてそ れぞれ水平方向(X方向)について選択する画素の座標を遷移させる。

[0023]

そして、比較画像の各画素について、視差(基準画像の画素の位置と比較画像の画素の 位置の差)が大きくなるにつれてコストが大きくなるよう予め設定された関数を用いて視 差コストS(up,ua)を求める。なお、S(up,ua)は、pからaに視差が変化 する際の視差コストを示す。

[0024]

「手順1-2]

そして、節点のコストD(p,up)と、視差コストS(up,uq)とについてビタ ビアルゴリズムを適用する。

[0025]

【数2】

$$E(u_p) = \sum_{p} D(p, u_p) + \sum_{(p,q) \in \varepsilon} S(u_p, u_q)$$

$$= \sum_{p} D(p, u_p) + \sum_{(p,q) \in \varepsilon} |u_p - u_q|$$

$$= \sum_{p} D(p, u_p) + \sum_{p} |\nabla u|$$

上記式(ビタビアルゴリズムの式)では、前述のある節点について、図4(a)に示す マトリクスにおける左端の何れかの節点からその節点(ある節点)に至るまでの、節点の コストD(p,up)と、視差コストS(up,ua)との和、を示している。

[0026]

ここでは、節点毎に、この E (u p) が最小となる節点コストおよび視差コストの組み 合わせをビタビアルゴリズムを用いて求める。この演算によって得られるこれらのデータ を右方向のコストとする。

[0027]

「手順1-3]

上記[手順1-1]~[手順1-2]と同様の方法を、右から左に向かう方向(左方向)に適用することによって、ビタビアルゴリズムのコストを得る。この演算によって得ら れるこれらのデータを左方向のコストとする。

[0 0 2 8]

「手順1-4]

上記の手順にて求めた右方向のコストと左方向のコストとを対応する節点同士で加算し 、得られたデータを左右方向のコストExとしてメモリ12に記録させる。

[0029]

続いて、S230の処理では、コストEyを下記の手順を実施することで求める。

「手順2-1]

まず、図6(b)に示すように、各節点について、Y方向(画像の鉛直方向)からみた 仮想的な平面を準備する。そしてこの平面に対応する画素を選択する。すなわち、基準画 像の画素については、基準画像の左上の画素から下方向に順に選択し、下端まで選択し終 10

20

30

40

わると、1段右側の上端の画素を選択し、再び下方向に順に選択する処理を繰り返す。この際、比較画像については、基準画像のうちの選択中の画素と同じ左右位置(水平方向の位置)にある比較画像の画素を、上から下に向かう方向(下方向)に上端から下端まで順次選択する。

[0030]

そして、この際の視差コストS(u p , u q)を求める。

「手順2-2]

そして、計算済みの節点のコストD(p,up)と、視差コストS(up,uq)とについてビタビアルゴリズムを適用する。

[0 0 3 1]

ここでは、図6(a)に示すように、前述のビタビアルゴリズムの式を利用して、節点毎に、このE(up)が最小となる節点コストおよび視差コストの組み合わせを求める。 この演算によって得られるこれらのデータを下方向のコストとする。

[0032]

「手順2-31

上記 [手順 2 - 1] ~ [手順 2 - 2] と同様の方法を、下から上に向かう方向(上方向)に適用することによって、ビタビアルゴリズムのコストを得る。この演算によって得られるこれらのデータを上方向のコストとする。

- [0033]
 - [手順 2 4]

上記の手順にて求めた下方向のコストと上方向のコストとを対応する節点同士で加算し、得られたデータを上下方向のコストEyとしてメモリ12に記録させる。

[0034]

続いて、S240の処理では、コストEx-yを下記の手順を実施することで求める。 「手順3-1]

まず、図 7 (b) に示すように、各節点について、 X Y 方向(画像の左下から 4 5 度斜め右上方向)からみた仮想的な平面を準備する。そしてこの平面に対応する画素を選択する。すなわち、基準画像の画素については、基準画像の左上の画素を選択し、 4 5 度右上の画素を順に選択する。

[0 0 3 5]

そして、端部まで選択し終わると、左端の画素のうちの最も上段の画素を選択し、再び45度右上に順に選択する処理を繰り返す。この際、比較画像については、基準画像のうちの選択中の画素と対応する斜め方向に位置する画素を左下端から右上端まで順次選択する。

[0036]

そして、この際の視差コストS(up,ua)を求める。

[手順 3 - 2]

そして、計算済みの節点のコストD(p,up)と、視差コストS(up,uq)とについてビタビアルゴリズムを適用する。

[0037]

ここでは、図7(a)に示すように、前述のビタビアルゴリズムの式を利用して、節点毎に、このE(up)が最小となる節点コストおよび視差コストの組み合わせを求める。 この演算によって得られるこれらのデータを右斜め上方向のコストとする。

[0 0 3 8]

「手順3-3]

上記[手順3-1]~[手順3-2]と同様の方法を、右上から左斜め下に向かう方向に適用することによって、ビタビアルゴリズムのコストを得る。この演算によって得られるこれらのデータを右斜め下方向のコストとする。

[0039]

[手順3-4]

10

20

30

40

20

30

40

50

上記の手順にて求めた右斜め下方向のコストと右斜め上方向のコストとを対応する節点同士で加算し、得られたデータを右斜め方向のコストEx-yとしてメモリ12に記録させる。

[0040]

[手順 4]

続いて、S250の処理では、コストE×+yを下記の手順を実施することで求める。この際には、[手順3-1]~[手順3-4]と同様に、左斜め方向のコストE×+yを求め、メモリ12に記録させる。

[0041]

ここで、上記の各処理において、ビタビアルゴリズムのコスト E (p , u)(E \times 、 E y 、 E \times - y 、 E \times + y)は以下の式(1 1)で求められる。

[0042]

【数3】

$$E(p,u) = \min_{v=0} \{E(p-1,v) + s(u,v)\} + D(p,u)$$
 (11)

ただし、 E (p , u)は、ピクセル位置 p 、ピクセル位置 p ・ 1 との視差 u の際のビタビアルゴリズムによるコスト、 s (u , v)は、ピクセル位置 p ・ 1 からピクセル位置 p になるときに、視差が v から u に変化する際のコスト、 D (p , u)は、ピクセル位置 p 、視差 u のときの節点のコストを表す。

[0043]

図8に示す例では、例えば、左から右方向に向けて、ピクセル位置 p-1から p へのビタビアルゴリズムのコストを演算する例を示している。ピクセル位置 p 、視差 u のビタビアルゴリズムのコストは、ピクセル位置 p ・1 にある全ての節点から接続される経路の内で、最も小さい { E p ・1 , v } + s (u , v) } に自ノードの D (p , u) を足したものになる。

[0044]

ここで、取り得る視差の範囲をm,探索範囲(図 8 での矢印の本数)をn個とすると、ピクセル位置 p - 1 から p へ遷移するためには、m × n 回の探索を行う必要があるといえる

[0045]

しかしながら、本実施形態においては、下記式を用いてE(p,u)を求める。

[0046]

【数4】

$$E(p,u) = \min\{(E(p,u-1) - D(p,u-1) + 1), (E(p-1,u) + s(u,u))\} + D(p,u)$$
 (12)

この式(12)では、視差(u-1)かつピクセル位置 p でのコストと、視差 u 、ピクセル位置(p-1)のコストと、節点のコスト D (p,u)とを利用して、最適解を求めている。

[0047]

本実施形態において式(11)の代わりに式(12)を用いるのは、式(11)と式(12)とが等価であるからである。式(11)と式(12)とが等価であることを以下に 証明する。

[0048]

【数5】

$$E(p,u) = \min_{v=0,\dots,u-1} \{ (E(p-1,v) + s(u,v)), (E(p-1,u) + s(u,u)) \} + D(p,u)$$
 (13)

$$E(p, u-1) = \min_{v=0,\dots,u-1} \{ E(p-1, v) + s(u-1, v) \} + D(p, u-1)$$
(14)

20

30

40

50

,...,u - 1 } の範囲と{v = u } のときの2項比較と等価となる。また、式(14)は 、式(11)におけるuを(u-1)に置換した定義と同様の式である。

(9)

[0049]

【数6】

$$E(p, u-1) - D(p, u-1) = \min_{v=0, \dots, u-1} \{ E(p-1, v) + s(u-1, v) \}$$
 (15)

上記式(14)の右辺のDを左辺に移項し,両辺に-s(u-1,v)+s(u,v)を 足すと以下の式(16)が得られる。

[0050]

【数7】

$$E(p,u-1) - D(p,u-1) + s(u,v) - s(u-1,v) = \min_{v=0,\dots,u-1} \{E(p-1,v) + s(u,v)\}$$
 (16)

そして、式(13)の右辺のmin { E (p - 1 , v) + s (u , v) } の部分を式(1 6) の左辺に置き換えると、 E (p , u)は上記の式(1 2)で表される。つまり、 2 項の比較演算(min部分)と節点コストDとの足し算により算出できることが分かる。

[0051]

なお、上記においては、 s (u , v) = u - v としている。このように式(11)に換 えて式(12)を用いてコストE(p,u)を求めることで、m×n回の探索を2m回の 探索とすることができる。すなわち、処理を高速化することができる。

[0052]

詳細には、式(1 2)を用いた本実施形態の処理(FastVitarbi)では、図 9 に示すよ うに、式(11)を採用した例(NormalVitarbi)と比較して、処理時間が1/3~1/ 1 0 程度に短縮できることが分かる。なお、図 9 における数値は相対的な処理時間を表し ており、図9では参考のために適当な3~5点の分岐先に限定して演算を行った例(Norm alVitarbiCost)についても記載している。

[0053]

続いて、図3に戻り、コストE(E(p,u))に従って、最小となる視差を選択し(S 2 7 0)、基準画像における各画素と比較画像における各画素との対応関係をメモリ 1 2 に記録し(S280)、対応点探索処理を終了する。

[0054]

このような対応点探索処理が終了すると、図2に戻り、各画素における対応点の視差に 応じて各画素に写っている物標までの距離を算出する(S140)。そして、これらの画 素と距離との対応データを車両制御装置30に対して出力し(S150)、距離演算処理 を終了する。

[0055]

「本実施形態による効果」

上記距離検出装置1において処理部10は、複数の画像のうちの基準画像中のある画素 を表す基準画素における画素情報(輝度、明暗、分散)と、基準画像を除く他の画像(比 較画像)中の画素を表す比較画素における画素情報と、の差異に基づく画素コストを、基 準画素および比較画素を変更しつつ、基準画素毎に演算する(S210)。そして、基準 画 素 を 変 更 す る 際 に お い て 基 準 画 素 と 比 較 画 素 と の 座 標 差 で あ る 視 差 の 変 化 量 に 対 す る コ ストを表す視差コストを、基準画素毎に演算し、各基準画素に対して、画素コストと視差 コストとの和を表す合計コストが最小値となる際の比較画素との組み合わせを演算する(S 2 2 0 ~ S 2 6 0) 。この際、基準画素および比較画素を複数の方向に沿って順に変更 したときにおける合計コストが最小となるときの最小コストを演算し、方向毎に演算され た最小コストを互いに加算した値を最小値とする。さらに、各基準画素に対応する比較画 素を、各基準画素に対応する対応点として設定する(S270)。

[0056]

このような距離検出装置1によれば、最小コストを演算する際に、1方向だけでなく複 数の方向に沿って比較画素を変更させ、この際のコストをそれぞれ求めるので、1方向だ

20

30

40

50

けではエッジ部が抽出できない場合であっても、複数方向でエッジ部を探索することができるので、エッジ部を抽出しやすくすることができる。

[0057]

よって、複数の画像間でエッジ部を対応付けやすくすることができるので、複数の画像間の対応点を探索する際に、より精度よく対応点の探索を行うことができる。そして、この対応点の探索結果を利用して物標までの距離を測定するので、距離の測定精度を向上させることができる。

[0058]

より詳細には、例えば図10(a)に示すような撮像画像において、水平方向1方向だけの視差を考慮した場合には、図10(b)の破線で囲われた領域において示すように、距離が正確に求められていない部位が比較的多く存在する。しかし、本実施形態のように複数の方向についての視差を考慮した場合には、図10(c)に示すように、水平方向1方向だけの視差を考慮した場合に距離が正確に求められなかった部位においても正確に距離が求められていることが分かる。

[0059]

また、上記距離検出装置1において処理部10は、基準画素および比較画素を複数の方向に沿って比較画像の一方の端部から他方の端部まで順に変更したときにおける最小コストを方向毎に演算し、方向毎に演算された最小コストを加算した値を最小値とする。

[0060]

このような距離検出装置 1 によれば、方向毎により広範囲の比較画素について探索を行うので、視差が大きな場合にも対応点の探索を良好に行うことができる。

上記距離検出装置1において処理部10は、基準画素および比較画素を第1方向に沿って順に変更したときにおける最小コストを演算し、基準画素および比較画素を、第1方向とは異なる1または複数の方向を表す第2方向に沿って順に変更したときにおける最小コストを方向毎に演算する。そして、各最小コストを加算した値を前記最小値とする。

[0061]

特に、上記距離検出装置1において処理部10は、動的計画法によって各方向の最小コストを演算し、新たに得られた最小コストを用いて既に得られた最小コストの補正を行う

[0062]

このような距離検出装置 1 によれば、ある方向について求めた最小コストに誤りがあるとしても、他の方向について求めた最小コストでこの誤りをより確からしい値に補正することができる。よって、より対応点の探索精度を向上させることができる。

[0063]

[その他の実施形態]

本発明は、上記の実施形態によって何ら限定して解釈されない。また、上記の実施形態の構成の一部を、課題を解決できる限りにおいて省略した態様も本発明の実施形態である。また、上記の複数の実施形態を適宜組み合わせて構成される態様も本発明の実施形態である。また、特許請求の範囲に記載した文言のみによって特定される発明の本質を逸脱しない限度において考え得るあらゆる態様も本発明の実施形態である。また、上記の実施形態の説明で用いる符号を特許請求の範囲にも適宜使用しているが、各請求項に係る発明の理解を容易にする目的で使用しており、各請求項に係る発明の技術的範囲を限定する意図ではない。

[0064]

例えば、上記実施形態において、車両に適用したが、車両以外にも適用可能である。また、上記実施形態においては、多数の方向についてビタビアルゴリズムを適用したが、少なくとも 2 方向においてビタビアルゴリズムを適用すればよい。

[0065]

さらに、上記実施形態においては、画像の端部から反対側の端部までビタビアルゴリズムを適用したが、端部までに限らず、予め設定された領域内(あるピクセル数等)におい

てビタビアルゴリズムを適用すればよい。

[0066]

[実施形態の構成と本発明の手段との対応関係]

上記実施形態の処理部10が実施する処理において、S130の処理は本発明でいう対応点探索方法および画素対応手段に相当し、本実施形態のS140の処理は本発明でいう測定手段に相当する。また、本実施形態のS210の処理は本発明でいう画素コスト演算工程に相当し、本実施形態のS220~S260の処理は本発明でいう最小コスト画素演算工程に相当する。

[0067]

さらに、本実施形態のS220の処理は本発明でいう第1コスト演算工程に相当し、本実施形態のS230~S250の処理は本発明でいう第2コスト演算工程に相当する。また、本実施形態のS260の処理は本発明でいうコスト加算工程に相当する。

[0068]

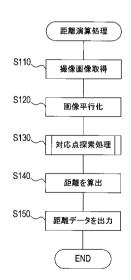
さらに、本実施形態のS270の処理は本発明でいう対応点設定工程に相当する。

【符号の説明】

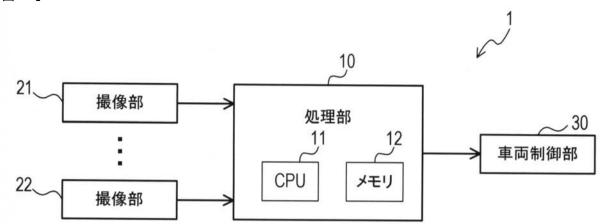
[0069]

1 … 距離検出装置、 1 0 … 処理部、 1 1 … C P U 、 1 2 … メモリ、 2 1 , 2 2 … 撮像部、 3 0 … 車両制御部。

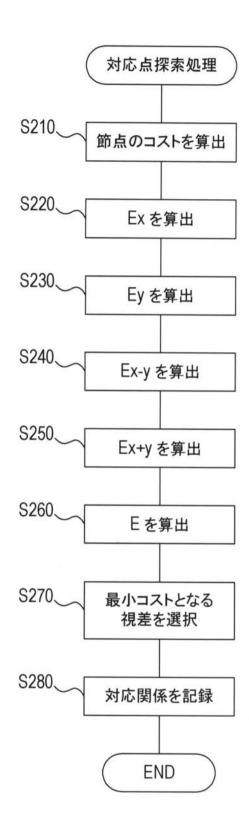
【図2】



【図1】

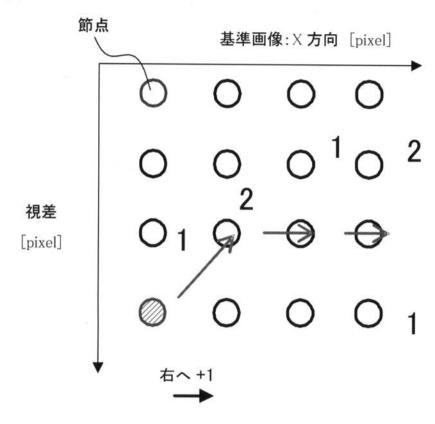


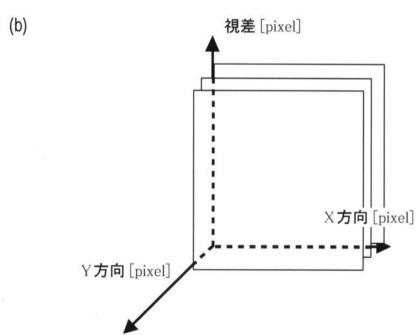
【図3】



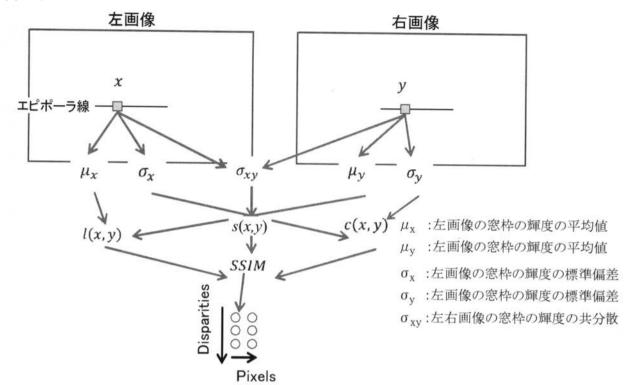
【図4】



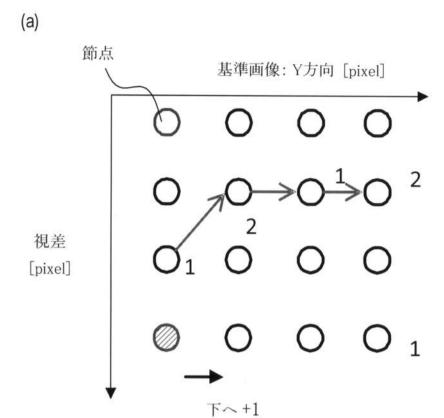


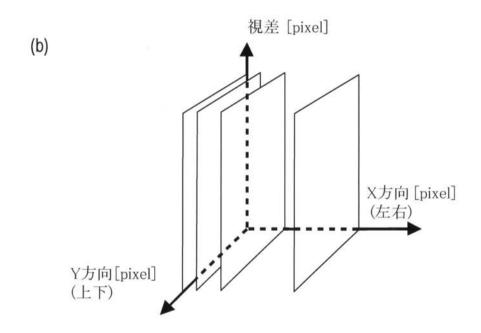


【図5】

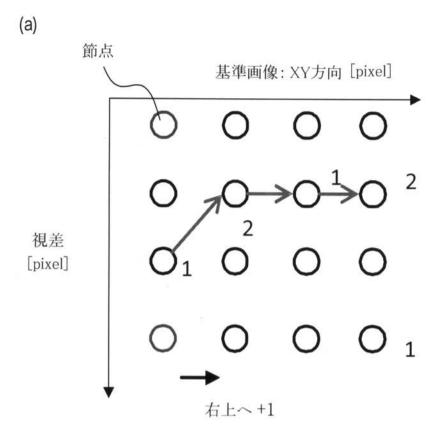


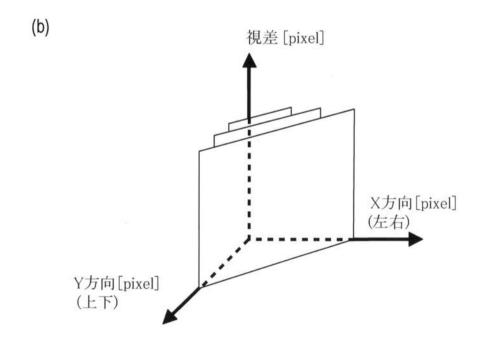
【図6】



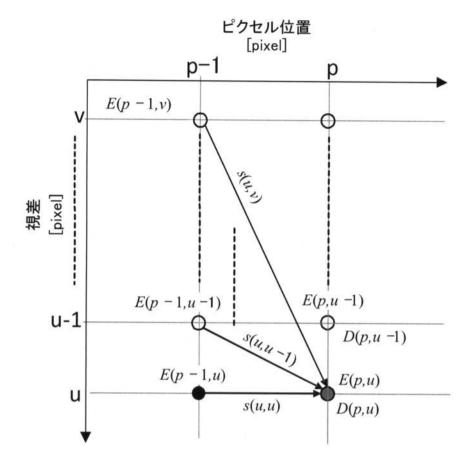


【図7】





【図8】



【図9】

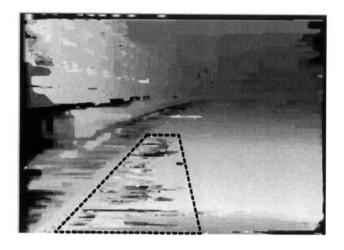
手法 画像 サイズ(横×縦), 最大視差	Normal Viterbi	Normal Viterbi Cost	Fast Viterbi
1280 × 960, 64	46.8	8.9	7.2
640 × 480, 50	8.9	3.1	2.8
320 × 240, 32	1	0.2	0.1

【図10】

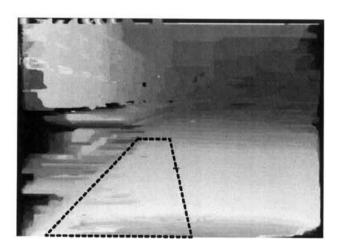
(a)



(b)



(c)



フロントページの続き

(72)発明者 三田 誠一

愛知県名古屋市天白区久方二丁目 1 2 番地 1 豊田工業大学内

(72)発明者 ロン チャン

愛知県名古屋市天白区久方二丁目 1 2 番地 1 豊田工業大学内

F ターム(参考) 2F112 AC06 CA05 CA12 FA35 FA36 FA38 FA45 GA01 5B057 AA16 CA08 CA12 CA16 CD14 CH11 DA07 DB02 DB09 DC03

DC05 DC32